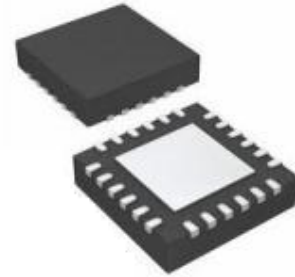


单通道超低噪声 256 细分微步进低压电机驱动

产品简述

MS41939 是一款单通道 5V 低压步进电机驱动芯片，通过具有电流细分的电压驱动方式以及扭矩纹波修正技术，实现了超低噪声微步进驱动。

芯片另外内置一个直流电机驱动器，上下开关的电阻之和低至 1.1Ω 。



QFN24

主要特点

- 电压驱动方式，256 细分微步进驱动电路（单通道）
每个 H 桥最大驱动电流 $\pm 0.5A$
- 四线串行总线通信控制马达
- 内置直流电机驱动，最大驱动电流 $\pm 0.5A$
- QFN24 封装（背部散热片）

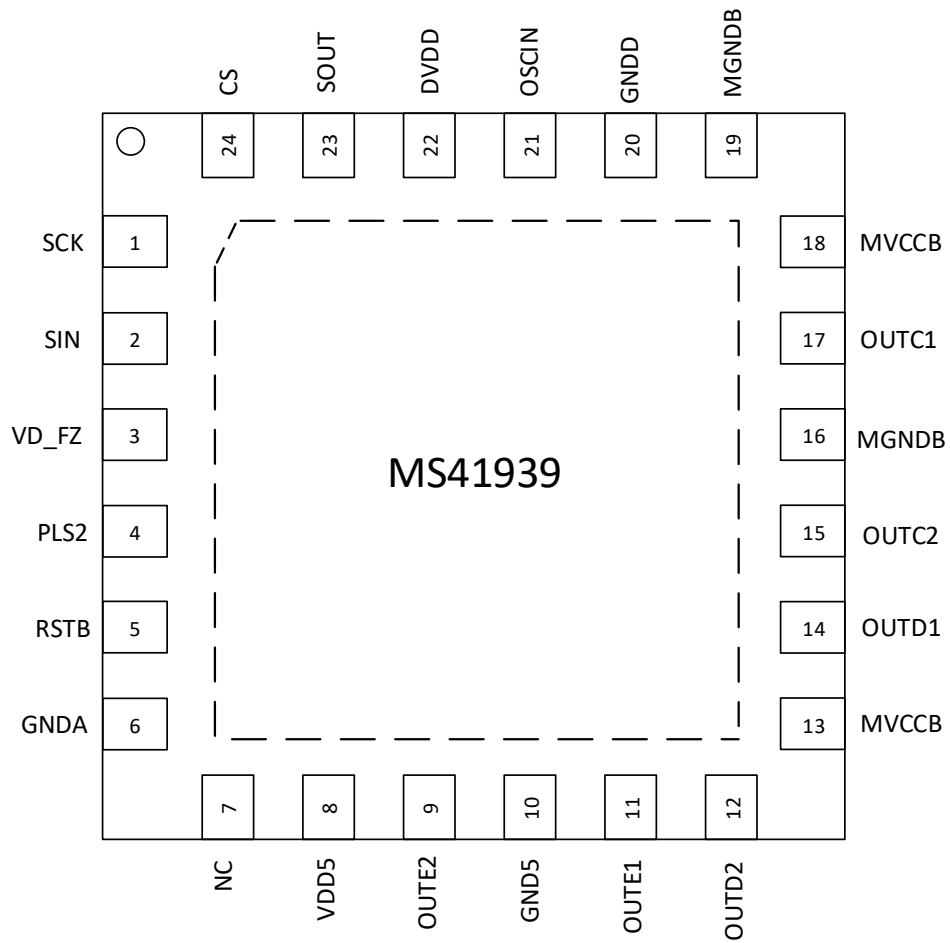
应用

- 机器人、精密工业设备
- 摄像机
- 监控摄像机

产品规格分类

产品	封装形式	丝印名称
MS41939	QFN24	MS41939

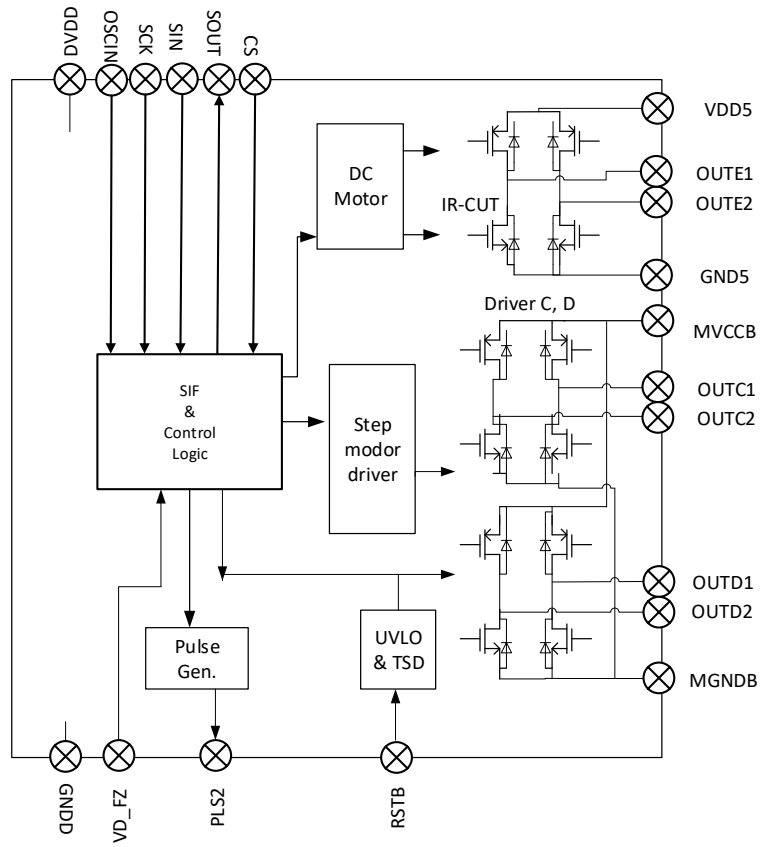
管脚图



管脚说明

管脚编号	管脚名称	管脚属性	管脚描述
1	SCK	I	串行时钟输入
2	SIN	I	串行数据输入
3	VD_FZ	I	步进电机驱动同步信号输入
4	PLS2	O	脉冲 2 输出
5	RSTB	I	初始化信号输入
6	GNDA	-	模拟 GND
7	NC	-	内部无连接
8	VDD5	-	直流电机电源 E
9	OUTE2	O	马达输出 E2
10	GND5	-	直流电机地线 E
11	OUTE1	O	马达输出 E1
12	OUTD2	O	马达输出 D2
13	MVCCB	-	5V 马达电源 B
14	OUTD1	O	马达输出 D1
15	OUTC2	O	马达输出 C2
16	MGNDB	-	马达 GNDB
17	OUTC1	O	马达输出 C1
18	MVCCB	-	5V 马达电源 B
19	MGNDB	-	马达 GND B
20	GNDD	-	数字 GND
21	OSCIN	I	OSCIN 输入
22	DVDD	-	3V 数字电源
23	SOUT	O	串行数据输出
24	CS	I	芯片选择信号输入

内部框图



极限参数

绝对最大额定值

芯片使用中，任何超过极限参数的应用方式会对器件造成永久的损坏，芯片长时间处于极限工作状态可能会影响器件的可靠性。极限参数只是由一系列极端测试得出，并不代表芯片可以正常工作在此极限条件下。

参数	符号	额定值	单位
模拟、控制部分电源电压 ¹	DVDD	-0.3 ~ +4.0	V
马达控制电源电压 ¹	MVCCB VDD5	-0.3 ~ +6.0	V
容损值 ²	P _D	141.1	mW
工作环境温度 ³	T _A	-40 ~ +100	°C
存储温度 ³	T _{STG}	-65 ~ +150	°C
结温	T _J	-40 ~ +150	°C
步进电机驱动 H 桥驱动电流	I _{M1(CD)}	±0.5	A/ch
瞬时 H 桥驱动电流	I _{M(pluse)}	±0.6	A/ch
数字部分输入电压 ⁴	V _{IN}	-0.3 ~ (DVDD + 0.3)	V
芯片最大总电流 ⁵	I _{totalmax}	0.8	A
ESD (HBM)	V _{ESD}	大于±3k	V

注：1. 绝对最大额定值，是指在容损范围内使用的场合。

2. 容损值，是指在 T_A = 85°C 时封装单体的值。实际使用时，希望在参考技术资料 and PD – T_A 特性图的基础上，依据电源电压、负荷、环境温度条件，进行不超过容损值的散热设计。

3. 容损值、工作环境温度以及存储温度的项目以外，所有温度为 T_A = 25°。

4. 输入电压(DVDD + 0.3)不可超过 4.0V。

5. 出于一般散热考虑，芯片恒定工作的平均总电流不要超过 0.8A，如果超过 0.8A，对 PCB 的散热要求更高。

工作电源电压范围

参数	符号	参数范围			单位
		最小	典型	最大	
电源电压范围	DVDD	2.7	3.3	3.6	V
	MVCCB	3.0	5	5.5	

端子容许电流电压范围

注：1. 容许端子电流电压范围，是指不被破坏的限界范围，不保证实际工作状态。

2. 额定电压值，是指对 GND 的各端子的电压。GND 是指 GNDA,GNDD,MGNDB,MGND E 的电压。另外，GND = GNDD = MGNDB =GND5。

3. 3V 电源，是指 DVDD 的电压。

4. 在下面没有记述的端子以外，严禁从外界输入电压和电流。

5. 关于电流，“+”表示流向 IC 的电流，“-”表示从 IC 流出的电流。

管脚编号	端口名称	参数范围	单位
21	OSCIN	-0.3 ~ (DVDD + 0.3)	V
24	CS	-0.3 ~ (DVDD + 0.3)	V
1	SCK	-0.3 ~ (DVDD + 0.3)	V
2	SIN	-0.3 ~ (DVDD + 0.3)	V
3	VD_FZ	-0.3 ~ (DVDD + 0.3)	V
5	RSTB	-0.3 ~ (DVDD + 0.3)	V
12	OUTD2	±0.5	A
14	OUTD1	±0.5	A
15	OUTC2	±0.5	A
17	OUTC1	±0.5	A
11	OUTE1	±0.5	A
9	OUTE2	±0.5	A

注：(AVDD + 0.3) 电压不可超过4.0V。(DVDD + 0.3)电压不可超过4.0V。

电气参数

MVCCB = VDD5 = 5V, DVDD = 3.3V。没有特别规定，环境温度为 $T_A = 25^{\circ}\text{C} \pm 2^{\circ}\text{C}$ 。

电路电流，共同电路

参数	符号	测试条件	最小值	典型值	最大值	单位
Reset 时，MVCCB 电源电流	$I_{\text{Omdisable}}$	输出开路，27MHz 输入		0		μA
Enable 时，MVCCB 电源电流	I_{menable}	输出开路，27MHz 输入		0.3		mA
Reset 时，3V 电源电流	I_{cc3reset}	输出开路，27MHz 输入		100		μA
Enable 时，3V 电源电流	$I_{\text{cc3enable}}$	输出开路，27MHz 输入		2.5		mA
Standby 时，电源电流	$I_{\text{ccstandby}}$	RSTB = High 输出开路 27MHz 输入，总电流		4		mA
FZ = Enable 时，电源电流	I_{CCps}	RSTB = High 输出开路 27MHz 输入，FZ = Enable 总电流		5		mA

数字输入输出

参数	符号	测试条件	最小值	典型值	最大值	单位
高电平输入	$V_{\text{in(H)}}$	RSTB	$0.54 \times$ DVDD		DVDD +0.3	V
低电平输入	$V_{\text{in(L)}}$	RSTB	-0.3		$0.25 \times$ DVDD	V
SOUT 高电平输出	$V_{\text{out(H)}}$	$I_{\text{OUT}}=1\text{mA}$	DVDD -0.5			V
SOUT 低电平输出	$V_{\text{out(L)}}$	$I_{\text{OUT}}=1\text{mA}$			0.5	V
PLS2 高电平 输出	$V_{\text{out(H)}}$		$0.9 \times$ DVDD			V
PLS2 低电平输出	$V_{\text{out(L)}}$				$0.1 \times$ DVDD	V
输入下拉 阻抗	R_{pullret}	RSTB		100		k Ω

步进电机驱动

参数	符号	测试条件	最小值	典型值	最大值	单位
上管导通电阻	R_{onFZHS}	$I_M = 200\text{mA}$		0.8		Ω
下管导通电阻	R_{onFZLS}	$I_M = 200\text{mA}$		0.7		Ω
H 桥漏电流	I_{leakFZ}				1	μA

直流电机驱动（DRIVER E，摄像机中用于IR-CUT）

如无其他说明VDD5=5V，RL=20Ω，TA=25℃

参数	符号	测试条件	最小值	典型值	最大值	单位
上管导通电阻	R _{oncutH}	I _{outE} =200mA		0.8		Ω
下管导通电阻	R _{oncutL}	I _{outE} =200mA		0.45		
输出漏电流	I _{leakE}				1	μA
OutE1,E2 上升时间	t ₁₁	直接输入模式，RL=20Ω	30		188	ns
OutE1,E2 下降时间	t ₁₂	直接输入模式，RL=20Ω	30		188	ns
SPI 输入到 H 桥输出的延迟	t ₁₃	SPI 输入模式，RL=20Ω		25×t _{SCK}		s

数字输入/输出

参数	符号	测试条件	最小值	典型值	最大值	单位
高电平输入	V _{in(H)}	SCK, SIN, CS, OSCIN, VD_FZ	0.54× DVDD			V
低电平输入	V _{in(L)}	SCK,S IN, CS, OSCIN, VD_FZ			0.25× DVDD	V
RSTB 信号脉冲	t _{rst}		100			μs
输入最大滞后误差	V _{hysin}	SCK,SIN,CS,VD_FZ		0.34		V
图像同步信号幅宽	VD _w		80			μs
CS 信号等待信号 1	t _(VD-CS)		400			ns
CS 信号等待信号 2	t _(CS-DT1)		5			μs

过热保护

参数	符号	测试条件	最小值	典型值	最大值	单位
过热保护工作温度	T _{tsd}			145		℃
过热保护最大滞后误差	ΔT _{tsd}			35		℃

电源电压监测电路

参数	符号	测试条件	最小值	典型值	最大值	单位
3.3V Reset	V _{rston}			2.48		V
3.3V Reset 最大滞后误差	V _{rsthys}			0.2		V
MVCCB Reset	V _{rstFZon}			2.42		V
MVCCB Reset 最大滞后误差	V _{rstFZhys}			0.21		V

功能描述

1. 串行接口

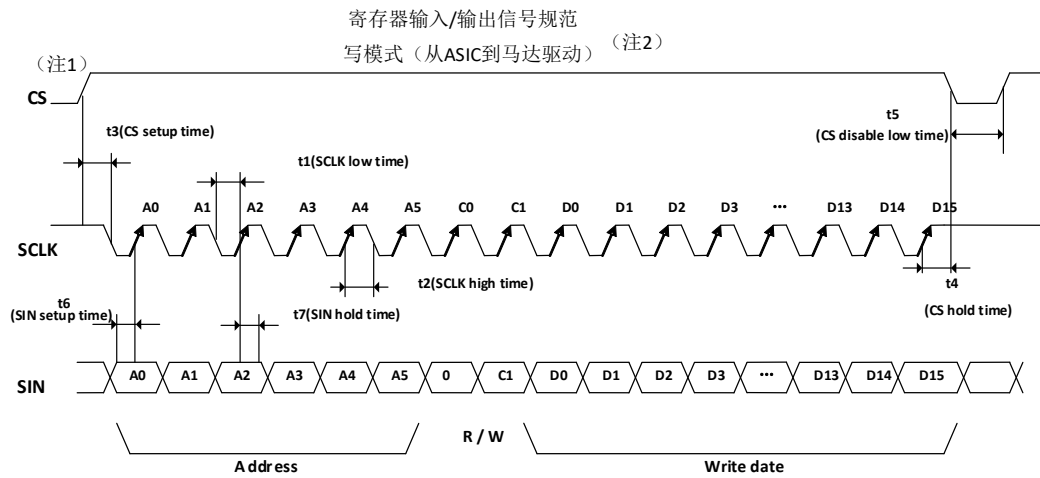


图 1. 写数据模式

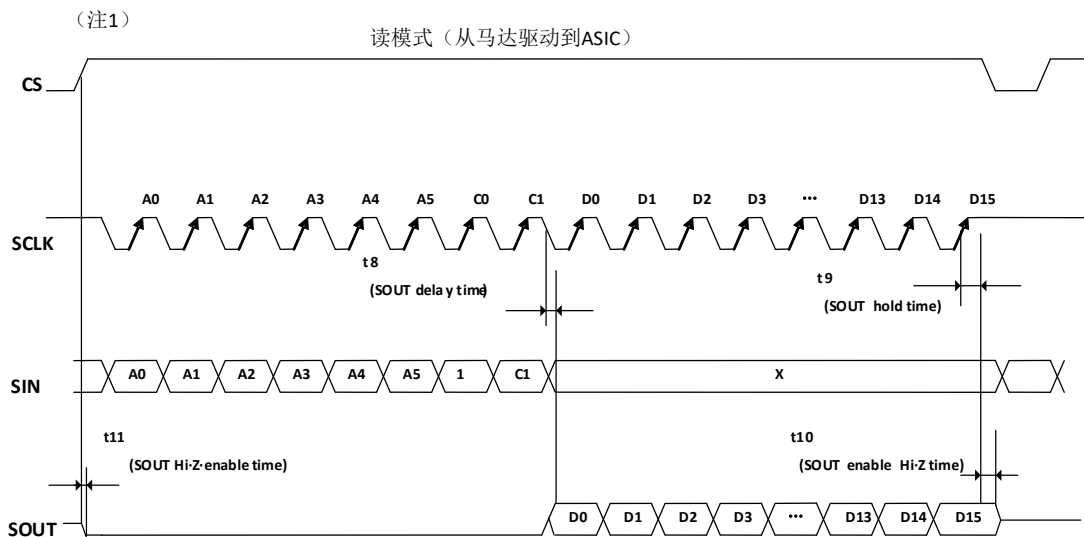


图 2. 读数据模式

注：1. 读写模式中，每个周期 CS 默认都是从 0 开始的。

2. 写模式时，必须从 OSCIN 端输入系统时钟。

电气参数（设计参考值）

VDD5=MVCCB = 5V, DVDD = 3.3V。

注意：没有特别规定，环境温度为 $T_A = 25^{\circ}\text{C} \pm 2^{\circ}\text{C}$ 。本特性为设计参考值，仅供参考。

1.1 串行口输入

参数	符号	测试条件	最小值	典型值	最大值	单位
串行时钟	Sclock				5	MHz
SCK 低电平时间	t1		100			ns
SCK 高电平时间	t2		100			ns
CS 建立时间	t3		60			ns
CS 保持时间	t4		60			ns
CS 为低电平（片选关断）时间	t5		100			ns
SIN 建立时间	t6		50			ns
SIN 保持时间	t7		50			ns
SOUT 延迟时间	t8				200	ns
SOUT 保持时间	t9		60			ns
SOUT 使能-高阻时间	t10				60	ns
SOUT 高阻-使能时间	t11				60	ns
SOUT 管脚电容负载	tsc				40	pF

1. 数据转换在 CS 的上升沿开始，在 CS 的下降沿停止。
2. 一次转换的数据流单位是 24 位。
3. 从 SIN 引脚输入地址和数据时，在 $CS = 1$ 的条件下，时钟信号 SCK 保持一致。
4. 在 SCK 信号的上升沿，数据被打入 IC。同时，数据输出时，在 SOUT 引脚读出（数据在 SCK 的上升沿输出）。
5. 当 $CS=0$ 时，SOUT 输出高阻态。并且当 $CS=1$ 时，输出“0”除非有数据读出。
6. 当 $CS=0$ 时，复位整个串行接口控制。

1.2 数据格式

0	1	2	3	4	5	6	7
A0	A1	A2	A3	A4	A5	C0	C1

8	9	10	11	12	13	14	15
D0	D1	D2	D3	D4	D5	D6	D7

16	17	18	19	20	21	22	23
D8	D9	D10	D11	D12	D13	D14	D15

C0: 寄存器读写选择: 0: 写模式; 1: 读模式

C1: 不使用

A5~A0: 寄存器地址

D15~D0: 写入寄存器的数据

1.3 寄存器分布图

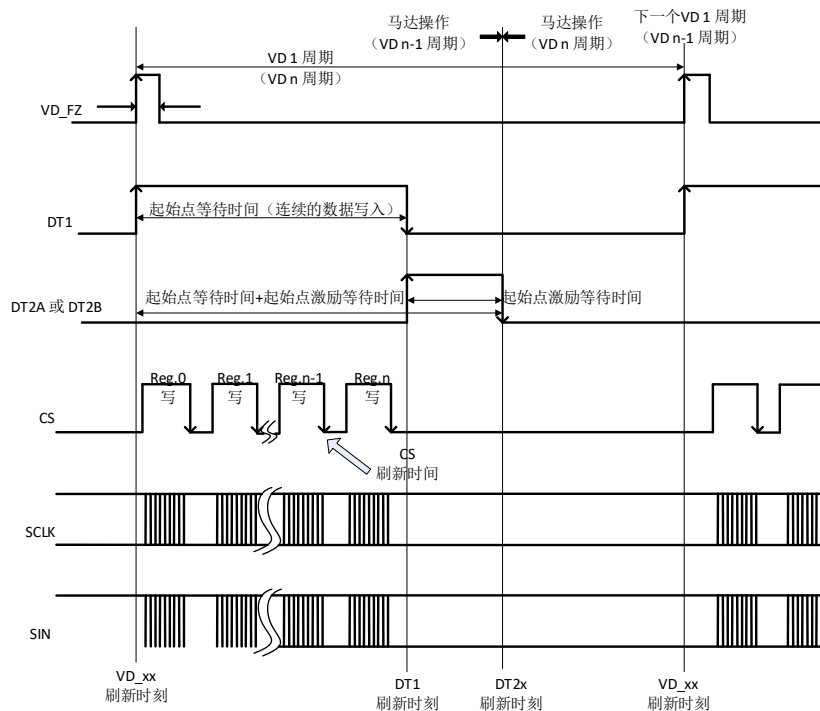
	D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
0BH	Reserved						MODE SEL_FZ	Reserved	TEST EN1			Reserved				
20H		PWMRES [1:0]		PWMMODE[4:0]					DT1[7:0]							
21H									TEST EN2			FZTEST[4:0]				
27H			PHMODCD[5:0]						DT2B[7:0]							
28H	PPWD[7:0]								PPWC[7:0]							
29H			MICROCD [1:0]			ENDISCD	BRAKE CD	CCWCW CD	PSUMCD[7:0]							
2AH	INTCTCD[15:0]															
2CH														IN SWICH	IN1	IN2

1.4 寄存器列表

地址	寄存器名/位宽	描述	页码
0Bh	TESTEN1	TEST 模式使能 1	24
	MODESEL_FZ	VD_FZ 极性选择	14
20h	DT1[7:0]	起始点等待时间	18
	PWMMODE[4:0]	微步进输出 PWM 频率	18
	PWMRES[1:0]	微步进输出 PWM 分辨率	19
21h	FZTEST[4:0]	PLS1/2 引脚输出信号选择	24
	TESTEN2	TEST 模式使能 2	24
27h	DT2B[7:0]	β 电机起始点激励等待时间	18
	PHMODCD[5:0]	β 电机相位矫正	19
28h	PPWC[7:0]	C 通道峰值脉冲宽度	20
	PPWD[7:0]	D 通道峰值脉冲宽度	20
29h	PSUMCD[7:0]	β 步进电机步进数	21
	CCWCWCD	β 电机转动方向	21
	BRAKECD	β 电机刹车状态	21
	ENDISCD	β 电机 Enable/Disable	22
	MICROCD[1:0]	β 电机正弦波细分数	22
2Ah	INTCTCD[15:0]	β 电机每一步周期	22
2Ch	INSWICH	直流电机控制输入模式选择	
	IN1	直流电机输入控制 1	
	IN2	直流电机输入控制 2	

所有寄存器位数据在 RSTB = 0 时被初始化。

1.5 寄存器建立时刻

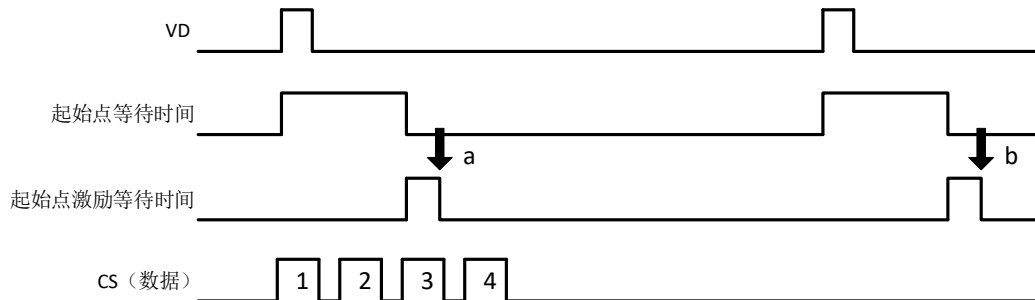


地址	寄存器名称	建立时刻
0Bh	TESTEN1	CS
	MODESEL_FZ	CS
2Ch	INSWICH	CS
	IN1	CS
	IN2	CS
20h	DT1[7:0]	VD_FZ
	PWMODE[4:0]	DT1
	PWMRES[1:0]	DT1
21h	FZTEST[4:0]	CS
	TESTEN2	CS
27h	DT2B[7:0]	DT1
	PHMODCD[5:0]	DT2B
28h	PPWC[7:0]	DT1
	PPWD[7:0]	DT1
29h	PSUMCD[7:0]	DT2B
	CCWCWCD	DT2B
	BRAKECD	DT2B
	ENDISCD	DT1 or DT2B*
	MICROCD[1:0]	DT2B
2Ah	INTCTCD[15:0]	DT2B

* 0→1: 起作用于DT1; 1→0: 起作用于DT2x。

原则上来说, 用于细分步进的寄存器的建立, 应该在起始点延时的这段时间段内执行完 (参考第13页图)。在起始点延时这段时间外, 写入的数据也能被存入寄存器。然而, 如果写操作在刷新时间后继续执行的话, 好比在起始点激励延时的最后, 建立刷新时刻不会在计划的时刻有效。举例说明: 如果在起始点激励延时后更新的数据1~4如下图一样被写入, 数据1和2在a时刻立即被更新, 数据3和4在b时刻被更新。即使数据是连续写入的, 更新的时间间隔了1个VD的周期。

由于上述原因, 为了数据及时更新, 寄存器数据的建立需要在起始点延时的这段时间段执行完。



2. VD信号内部处理

这个系统中, 步进电机的反应时间和旋转时间分别基于VD_FZ的上升沿。VD_FZ的极性能通过下面的寄存器设置。

寄存器细节描述

MODESEL_FZ (VD_FZ 极性选择)

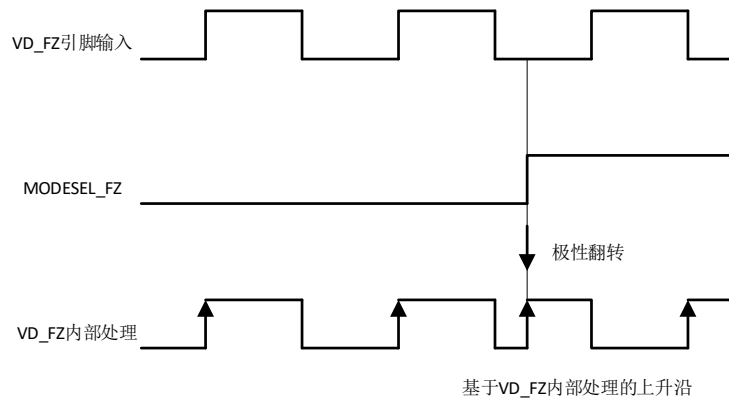
地址			0Bh			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
							MODESEL_FZ								

MODESEL_FZ设置输入IC内部的VD_FZ的极性。

当设置为“0”, 极性基于VD_FZ的上升沿。当设置为“1”, 极性基于VD_FZ的下降沿。

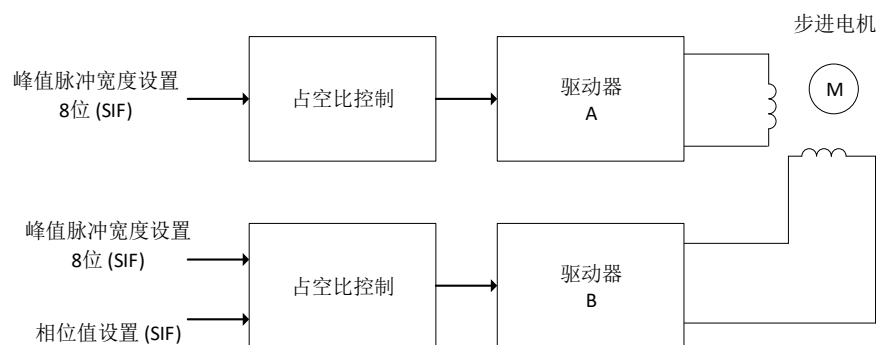
MODESEL_FZ 选择输入 VD_FZ 的极性。因此, 基于 MODESEL_FZ 的选择时刻, 产生如下图所示的边沿和 VD_FZ 的边沿无关。

设置值	VD 极性
0	不取反
1	取反



3. 步进电机细分步进驱动

3.1 模块框图



这个模块是一个用于聚焦和放大的步进电机驱动。下面的一些设置可以用来执行一系列的控制（下面是对 α 电机：驱动器 A/B 的描述。驱动器 C/D 和 α 电机执行一样的算法）。

主要的设置参数：

相位矫正：驱动器 A 和驱动器 B 的相位差目标在 90° ；

可以实现 $-22.5^\circ \sim +21.8^\circ$ 的相位修正。

——>PHMODCD[5:0]

幅度设置：能独立设置驱动器 A/B 的负载驱动电流

——>PPWC[7:0],PPWD[7:0]

PWM 频率：驱动器输出的 PWM 波频率设置

——>PWMMODE[4:0],PWMRES[1:0]

微步进分频数：微步数能设置成 64、128 和 256 微步进模式

——>MICROVD[1:0]

步进周期：电机旋转速度设置。

——>INTCTCD[15:0]

电机旋转速度与正弦波的微步进模式无关

3.2 相关设置的建立时刻

建立时刻和相关时间如下所示。

如果相关寄存器被刷新，则每一个 VD 周期来到时，会实现一次设置的加载刷新。当同样的设置被执行时超过 2 个 VD 脉冲时，没有必要在每个 VD 脉冲都写入寄存器数据。

DT1[7:0]（起始点延时，地址 20h）

更新数据时间设置。在系统硬件复位后（引脚 RSTB：低→高），开始激励和驱动电机前（DT1 结束）这段时间内，必须设置此项。

由于这个设置在每次 VD 脉冲来到时更新，没有必要一定在起始点延迟时内写入。

PWMODE[4:0],PWMRES[1:0]（微步进输出 PWM 波频率，地址 20h）

设置微步进输出 PWM 波频率。需要在开始激励和驱动电机前设置执行（DT1 结束）。

DT2B[7:0]（起始点激励延时，地址 27h）

更新数据时间设置。复位后（引脚 RSTB：低→高），需要在开始激励和驱动电机前被设置执行（DT1 结束）。

PHMODCD[5:0]（相位矫正，地址 27h）

通过矫正线圈 A 和 B 的相位差，驱动器产生的噪声会减少。合适的相位矫正必须依据于电机的旋转方向和速度，此设置需要随着旋转方向(CCWCWAB)或者旋转速度(INTCTABA)的变化而改变。

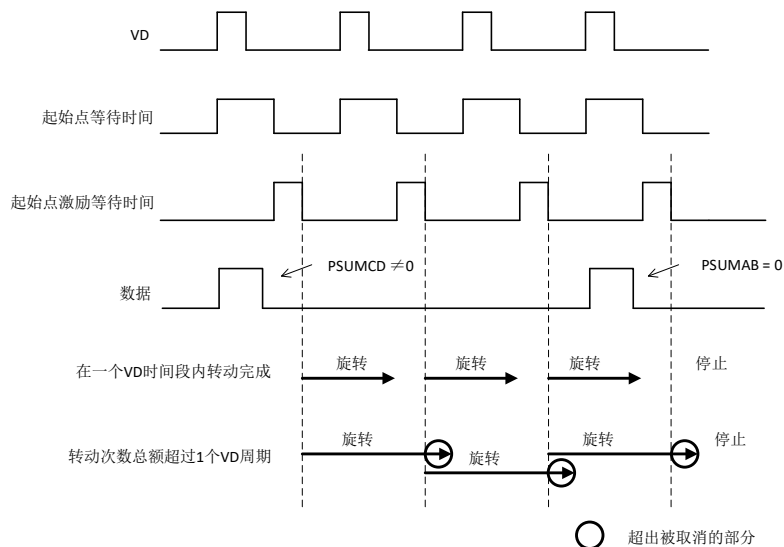
PPWC[7:0],PPWD[7:0]（峰值脉冲宽度，地址 28h）

设置 PWM 最大占空比。设置需要在开始激励和驱动电机前被设置执行（DT1 结束）。

PSUMCD[7:0]（步进电机步进数，地址 29h）

1 个 VD 的时间间隔内的电机的转动次数设置。

每次 VD 脉冲输入时，电机转动所设置的次数。因此，设置次数为“0”是可以停止电机的转动。当设置的转动次数总额超过了 1 个 VD 脉冲的时间，超出部分会被取消。

**CCWCWCD（转动方向，地址 29h）**

电机转动方向设置，只要在选择转动方向前设置即可。

BRAKECD（电机刹车设置，地址 29h）

刹车时设置电流为 0。由于执行此设置时，很难得到电机的最终位置，所以此设置一般用于立即停止电机。

ENDISCD（电机工作 Enable/Disable，地址 29h）

设置电机工作使能。当设置为不使能时，电机引脚输出高阻态，电机正在转动时不要设置成 disable。

MICROCD[15:0]（正弦波分频数，地址 29h）

设置正弦波的分频数。这个设置不改变转动次数和转动速度。只有当转速达不到要求时，才需要设置此项。复位后（引脚 RSTB：低→高），设置有效。

INTCTCD[15:0]（脉冲周期，地址 2Ah）

脉冲周期设置。转动速度决定于这个设置。

3.3 步进电机微步进驱动时，如何调整寄存器值

为了控制镜头，需要在每个 VD 都要求设置电机转动次数和转动速度。相关设置的转动次数和速度的寄存器为：

INTCTxx[15:0]：设置每一步的时间（相应的，即转动速度）

PSUMxx[7:0]：每个 VD 时段内转动总步数

当在连续的 VD 时段内持续驱动电机，需要设置持续转动时间以适应 VD 周期。

以下是电机转动时计算 INTCTxx[15:0]和 PSUMxx[7:0]的方法。

计算 INTCTxx[15:0]（决定电机转动速度）

$$\text{INTCTxx}[15:0] \times 768 = \text{OSCIN 频率} / \text{转动频率}$$

1) 由 INTCTxx[15:0]计算 PSUMxx[7:0]。不能单单看 PSUMxx[7:0]的值。

下面的等式成立时，持续转动时间和 VD 时间相同，电机实现均匀转动

$$\text{INTCTxx}[15:0] \times \text{PSUMxx}[7:0] \times 24 = \text{OSCIN 频率} / \text{VD 频率}$$

2) PSUMxx[7:0]设置完成后，由上式重新计算 INTCTxx[15:0]

举例说明：OSCIN 频率 = 27 MHz，VD 频率 = 60Hz

计算 PSUMxx[7:0]和 INTCTxx[15:0]，使电机在 800pps（1-2 相位）转动，1-2 相位，每步两拍，转化为相电流正弦波频率 800pps = 100Hz，所以

所以

$$\text{INTCTxx}[15:0] = 27\text{MHz} / (100\text{Hz} \times 768) = 352$$

相应的

$$\text{PSUMxx}[7:0] = 1 / (60\text{Hz}) \times 27\text{MHz} / (352 \times 24) = 53$$

重新计算 INTCTxx[15:0]得：

$$\text{PSUMxx}[7:0] = 1 / (60\text{Hz}) \times 27\text{MHz} / (53 \times 24) = 354$$

如果上述 2)中等式左边比右侧小，转动时间比 VD 时段小会引起不连续的转动。反之，超过 VD 时段的转动会被取消。

3.4 寄存器细节描述

DT1[7:0]（起始点等待时间）

地址			20h			初始值			0Ah						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
									DT1[7:0]						

DT1[7:0]设置数据写入系统的延时时间（起始点等待时间）。

电机可以精确地在起始点等待时间从“1”到“0”翻转后被激活。起始点等待时间从视频同步信号(VD_FZ)的上升沿开始计算。

由于起始点延时时间主要是用来等待串行数据的写入。应该设置寄存器值大于“0”，如果是“0”的话，相应的数据不能更新。

参考第 13 页 VD_FZ 和起始点等待时间的关系。

DT1	起始点等待
0	禁止
1	303.4μs
255	77.4ms
n	$n \times 8192 / 27\text{MHz}$

DT2B[7:0]（起始点激励等待时间 β 电机）

地址			27h			初始值			03h						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
									DT2B[7:0]						

DT2B[7:0]设置 β 电机开始转动前的等待延迟时间。

在起始点激励等待时间从“1”到“0”翻转后，电机开始转动。等待延迟时间从同步信号(VD_FZ)的上升沿开始计算。

这个信号是 CD 通道的单独延迟。应该设置寄存器值大于“0”，如果是“0”的话，相应的数据不能更新。

参考第 13 页 VD_FZ 和起始点激励等待时间的关系。

DT2	起始点激励等待
0	禁止
1	303.4μs
255	77.4ms
n	$n \times 8192 / 27\text{MHz}$

PWMMODE[4:0]（微步进输出 PWM 波频率）

地址			20h			初始值			1Ch						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
			PWMMODEAB[4:0]												

PWMRES[1:0] (微步进输出 PWM 波分辨率)

地址			20h			初始值			1						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
		PWMRES													

PWMRES[1:0]通过设置系统时钟 OSCIN 的分频数来设置微步进输出 PWM 的频率。

PWMRES[1:0]能在 1~31 的范围内设置，PWM 波的频率在 PWMRES = 0 和 PWMRES = 1 时候的取值是一样的。

PWMRES[1:0]与 PWMRES[4:0]一起决定 PWM 频率。

PWM 频率由下面的式子进行计算

$$\text{PWM 频率} = \text{OSCIN 频率} / ((\text{PWMRES} \times 2^3) \times 2^{\text{PWMRES}})$$

OSCIN = 27MHz 时，PWM 的频率如下表: (kHz)

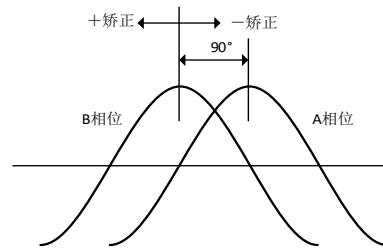
PWMRES	PWMRES			PWMRES	PWMRES		
	0	1	2		0	1	2
1	3375.0	1687.5	843.8	17	198.5	99.3	49.6
2	1687.5	843.8	421.9	18	187.5	93.8	46.9
3	1125.0	526.5	281.3	19	177.6	88.8	44.4
4	843.8	421.9	210.9	20	168.8	84.4	42.2
5	675.0	337.5	168.8	21	160.7	80.4	40.2
6	526.5	281.3	140.6	22	153.4	76.7	38.4
7	482.1	241.1	120.5	23	146.7	73.4	36.7
8	421.9	210.9	105.5	24	140.6	70.3	35.2
9	375.0	187.5	93.8	25	135.0	67.5	33.8
10	337.5	168.8	84.4	26	129.8	64.9	32.5
11	306.8	153.4	76.7	27	125.0	62.5	31.3
12	281.3	140.6	70.3	28	120.5	60.3	30.1
13	259.6	129.8	64.9	29	116.4	58.2	29.1
14	241.1	120.5	60.3	30	112.5	56.3	28.1
15	225.0	112.5	56.3	31	108.9	54.4	27.2
16	210.9	105.5	52.7				

PHMODCD[5:0] (β 电机相位校正)

地址			27h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
		PHMODCD[5:0]													

β 电机电流的相位差由 PHMODCD[5:0]设置。默认为 90°，设置 1 个单位为 0.7°，同时数据可以取正反偏差。

PHMODCD	相位矫正数
000000	$\pm 0^\circ$
000001	$+0.7^\circ$
011111	$+21.80^\circ$
100000	-22.50°
111111	-0.7°
减幅单位	$360^\circ/512 = 0.70^\circ$



步进电机两相线圈之间的相位差一般为 90° 。但是，因为电机的不同或者工艺偏差，相位差也会偏移出 90° 。因此，即使驱动波形电流的相位差 90° ，但是电机本身不是相差 90° ，也会产生转矩纹波，噪声还是存在的。

这个设置主要是减少由于电机变化时产生的转矩纹波。

PPWC[7:0]（驱动器 C 峰值脉冲宽度）

PPWD[7:0]（驱动器 D 峰值脉冲宽度）

地址			28h			初始值			0,0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
PPWD[7:0]								PPWC[7:0]							

PPWC[7:0]到 PPWD[7:0]设置 PWM 波的最大占空比，决定驱动器 C 到 D 输出电流峰值的位置。

最大占空比由下式进行计算：

$$\text{驱动器 X 最大占空比} = \text{PPWx} / (\text{PWMMODE} \times 8)$$

当 $\text{PPWx} = 0$ ，线圈电流为 0。

举例，当 $\text{PPWA}[7:0] = 200$ ， $\text{PWMMODE}[4:0] = 28$ ，最大占空比为：

$$200 / (28 \times 8) = 0.89$$

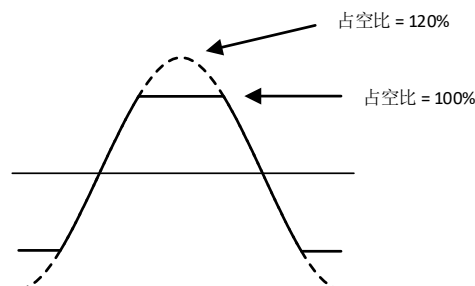
根据 PWMMODE 和 PPWx 的值，最大占空比可能超过 100%。

实际中，PWM 中占空比当然不可能超过 100%，正弦波峰值点会被削去如下图所示：

举例说明，当 $\text{PWMMODE} = 10$ ， $\text{PPWx} = 96$ ，

$$\text{最大占空比} = 96 / (10 \times 8) = 120\%$$

目标电流的波形如下显示：



PSUMCD[7:0] (β 电机步进数)

地址			29h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
PSUMCD[7:0]															

PSUMCD[7:0]设置 β 电机的总步数。

如果要停止电机转动，设置 PSUMxx[7:0]=0。

寄存器值	总步数			
	64 细分模式	128 细分模式	256 细分模式	
0	0	0	0	
1	2	4	8	
255	510	1020	2040	
n	2n	4n	8n	

只要 PWM 波最大占空比设置不为“0”，当 PSUMxx[7:0]=0 时，电机都可以保持在释放时状态。

一个实例来看此设定的意义：

当 PSUMCD[7:0]=8 被设定，在 64 细分模式下运行 16 步，即 $16/64=1/4$ 个 sin 周期。同理，在 128 与 256 细分模式下，同样是 $1/4$ 个正弦波周期。

CCWCWCD (β 电机转动方向)

地址			29h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
CCWCWCD															

CCWCWCD 分别设置 β 电机的转动方向。

方向定义：

设置值	电机转动方向
0	正向
1	反向

BRAKECD (β 电机刹车状态)

地址			29h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
BRAKECD															

BRAKECD 分别设置 β 电机的刹车模式。

设置值	电机刹车
0	正常状态
1	刹车状态

刹车状态下，H 桥上臂桥两个 PMOS 管全部打开。在正常操作时，不能使用刹车模式。在紧急关断时，才能使用。推荐在反常的状态下使用。

ENDISCD (β 电机 Enable/Disable)

地址			29h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
					ENDISCD										

ENDISCD 设置 β 电机的输出控制。

当 ENDISxx = 0 时输出高阻态。然而，内部的激励位置计数器在 ENDISxx = 0 仍然保持计数。因此，当在正常状态下想要停止电机，设置 PSUMxx[7:0] = 0，而不是设置 ENDISxx = 0。

设置值	电机输出状态
0	输出关闭（高阻态）
1	输出打开

MICROCD[1:0] (β 电机正弦波分频数)

地址			29h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
		MICROCD[1:0]													

MICROCD 设置 β 电机的正弦波分频数。

64 分频的波形如第 23 页所示。

MICROCD	分频数
00	256
01	256
10	128
11	64

INTCTCD[15:0] (β 电机 1 个步进周期)

地址			2Ah			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
INTCTCD[15:0]															

INTCTCD[15:0] 设置 β 电机的一个微步进的周期。

寄存器值	总步数		
	64 细分模式	128 细分模式	256 细分模式
0	0	0	0
1	444ns	222ns	111ns
Max	29.1ms	14.6ms	7.3ms
n	12n/27MHz	6n/27MHz	3n/27MHz

当 INTCTCD[15:0]=0，只要 PWM 最大占空比不为 0，电机就保持在释放时状态。

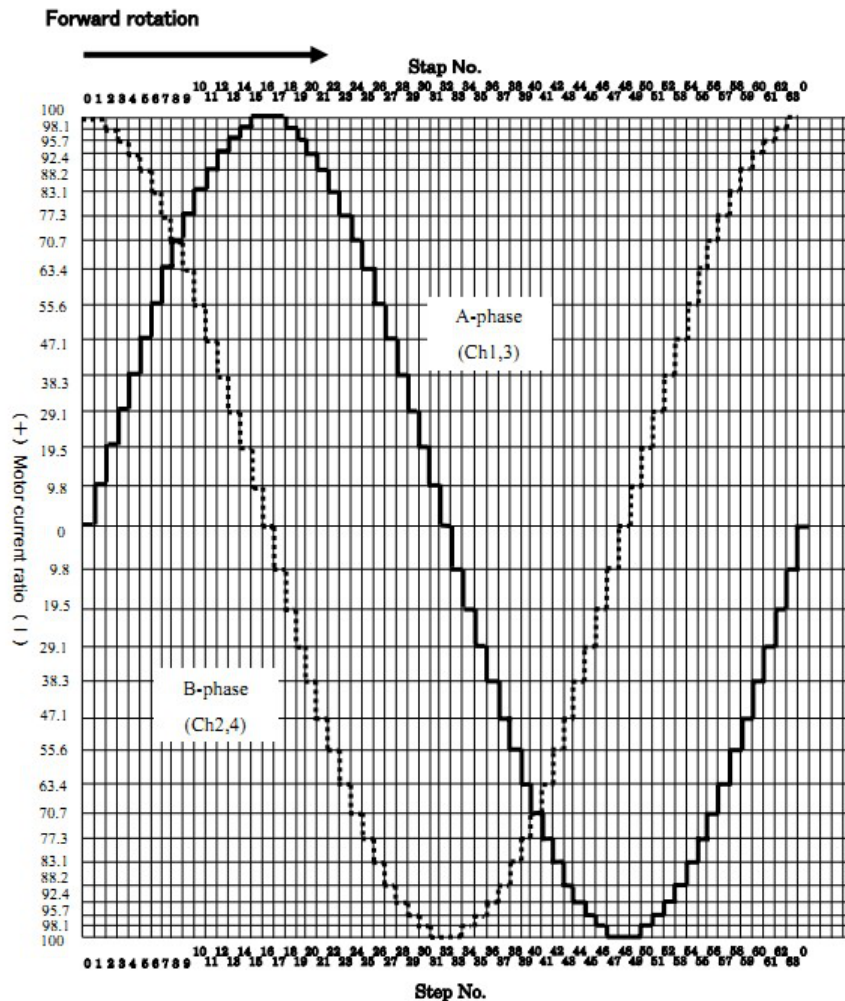
举例说明：

当 INTCTCD[15:0]=400 时，64 细分下每步周期

$$12 \times 400 / 27 \text{MHz} = 0.178 \text{ms}$$

因此，每个正弦波周期为 11.4ms (87.9Hz)；同样计算，128 细分与 256 细分下也为 11.4ms。

步进电机驱动（64 细分微步进电流曲线）



4. 测试信号

FZTEST[4:0] (测试信号输出设置)

地址			21h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
												FZTEST[4:0]			

TESTEN1 (Test 设置 1)

地址			0Bh			初始值			0			TESTEN2			
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
								TESTEN1							

TESTEN2 (Test 设置 2)

地址			21h			初始值			0						
D15	D14	D13	D12	D11	D10	D9	D8	D7	D6	D5	D4	D3	D2	D1	D0
								TESTEN2							

FZTEST[4:0]选择由 PLS1 和 PLS2 输出的测试信号。

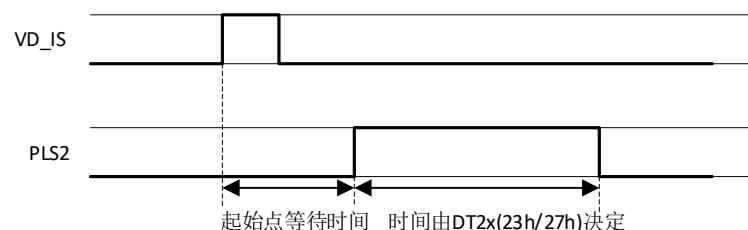
TESTEN1 和 TESTEN2 需要被设置成“1”以允许测试信号输出。

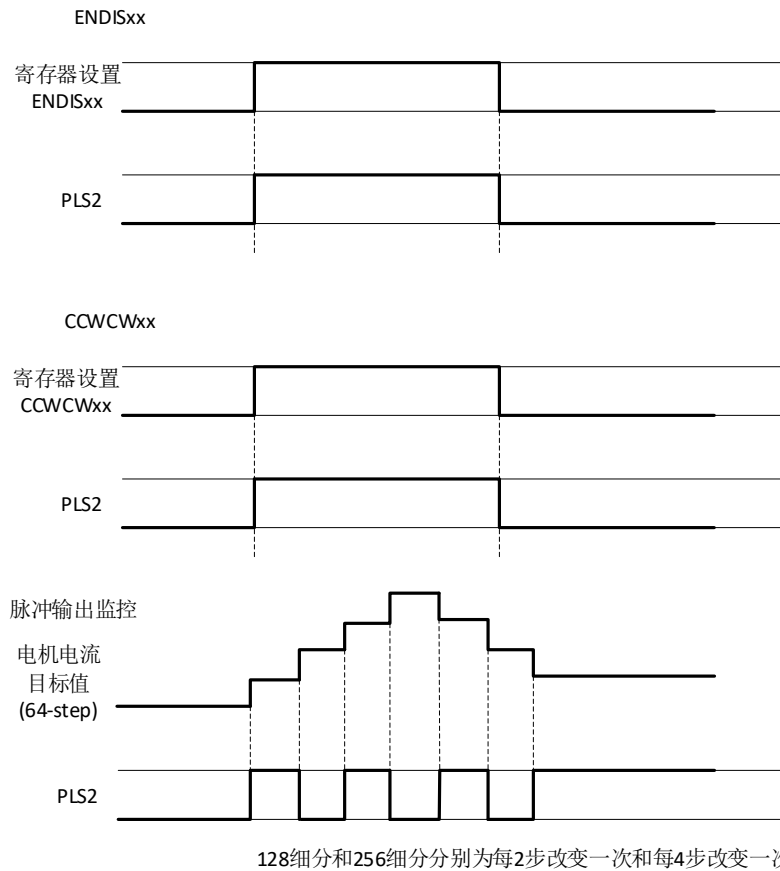
下面的表格是具体设置时输出的设置信号。

设置值		描述
	PLS2	
1	0	起始点等待时间的“H”桥输出
2	起始点激励等待时间 B	起始点激励等待时间的“H”桥输出
3	ENDISCD	ENDISxx 设置
4	CCWCWCD	CCWCWxx 设置
5	监测输出脉冲 B	电机转动时，64 细分速度下的“H”/“L”变化
6	0	电机输出的 PWM 的周期信号
7	B 通道完整的脉冲输出	电机转动时“H”桥的输出
15	“H”桥 NMOS1 C	监测 C 通道
16	“H”桥 NMOS2 C	
17	“H”桥 NMOS1 D	监测 D 通道
18	“H”桥 NMOS2 D	

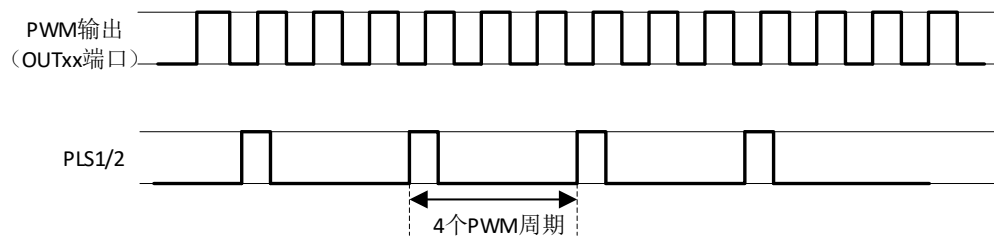
相关波形描述如下：

起始点激励等待时间

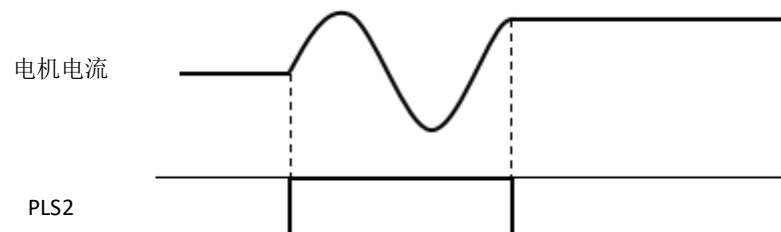




PWM循环监控

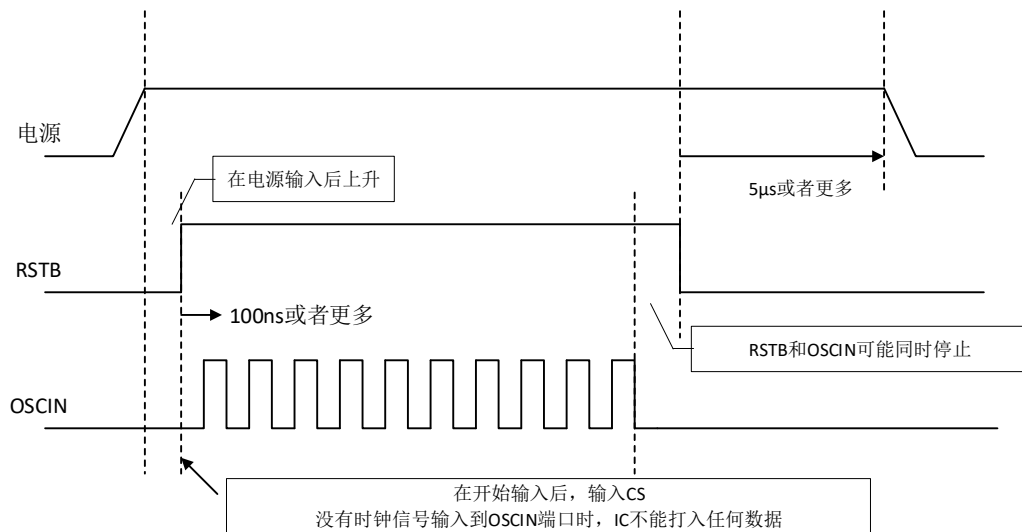


完整脉冲输出



(1) 开始结束时序

电源信号、RSTB 和 OSCIN 的开始结束时序如下图所示：



(2) 输入引脚的输入电容

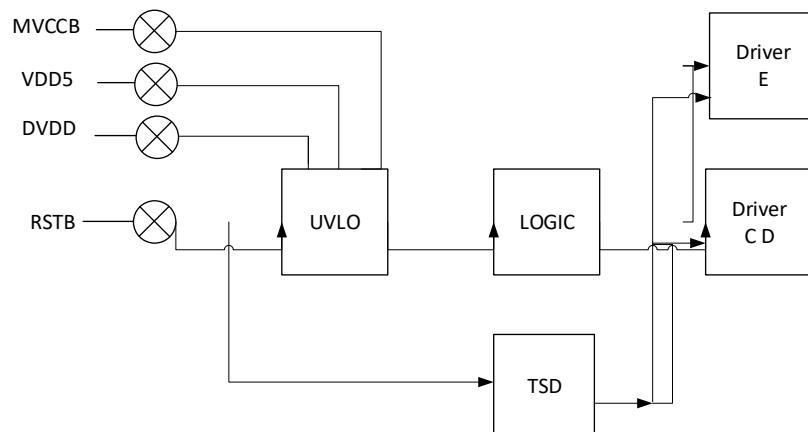
输入引脚的电容值为 10pF 或者更小。

(3) OSCIN 和 VD 信号的时刻

一旦 VD 信号(VD_FZ)和 OSCIN 同步，那么 VD 信号和 OSCIN 信号对输入时刻没有约束。

5. 重置/保护电路

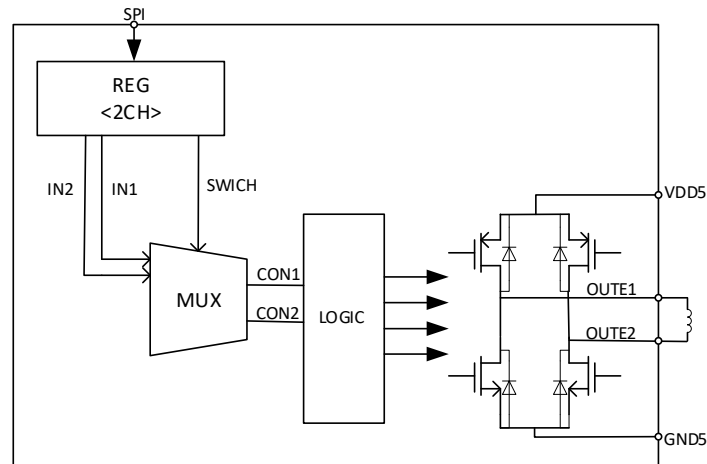
下图显示 RSTB、UVLO、TSD 与其他电路之间的关系。



与上图对应的规范如下表：

	设置	步进驱动	直流驱动
管脚 RSTB	Disable	逻辑重置->输出关断	
过热保护电路(TSD)	×	输出关断	
欠压锁定电路(UVLO)	×	逻辑重置->输出关断	

6. 直流电机 E 驱动电路



直流电机（摄像机中用于 IR-CUT）驱动采用 PWM 控制方式。芯片寄存器 REG<2CH> bit2 SWICH 上电默认‘0’，使用时此开关寄存器必须置‘1’时，数字串行 SPI 输入有效。

SWICH 寄存器：寄存器 REG_2CH<2> bit2，上电默认为‘0’，串行输入时设置为‘1’。

IN1 寄存器：寄存器 REG_2CH<1> bit1，上电默认为‘0’。

IN2 寄存器：寄存器 REG_2CH<0> bit0，上电默认为‘0’。

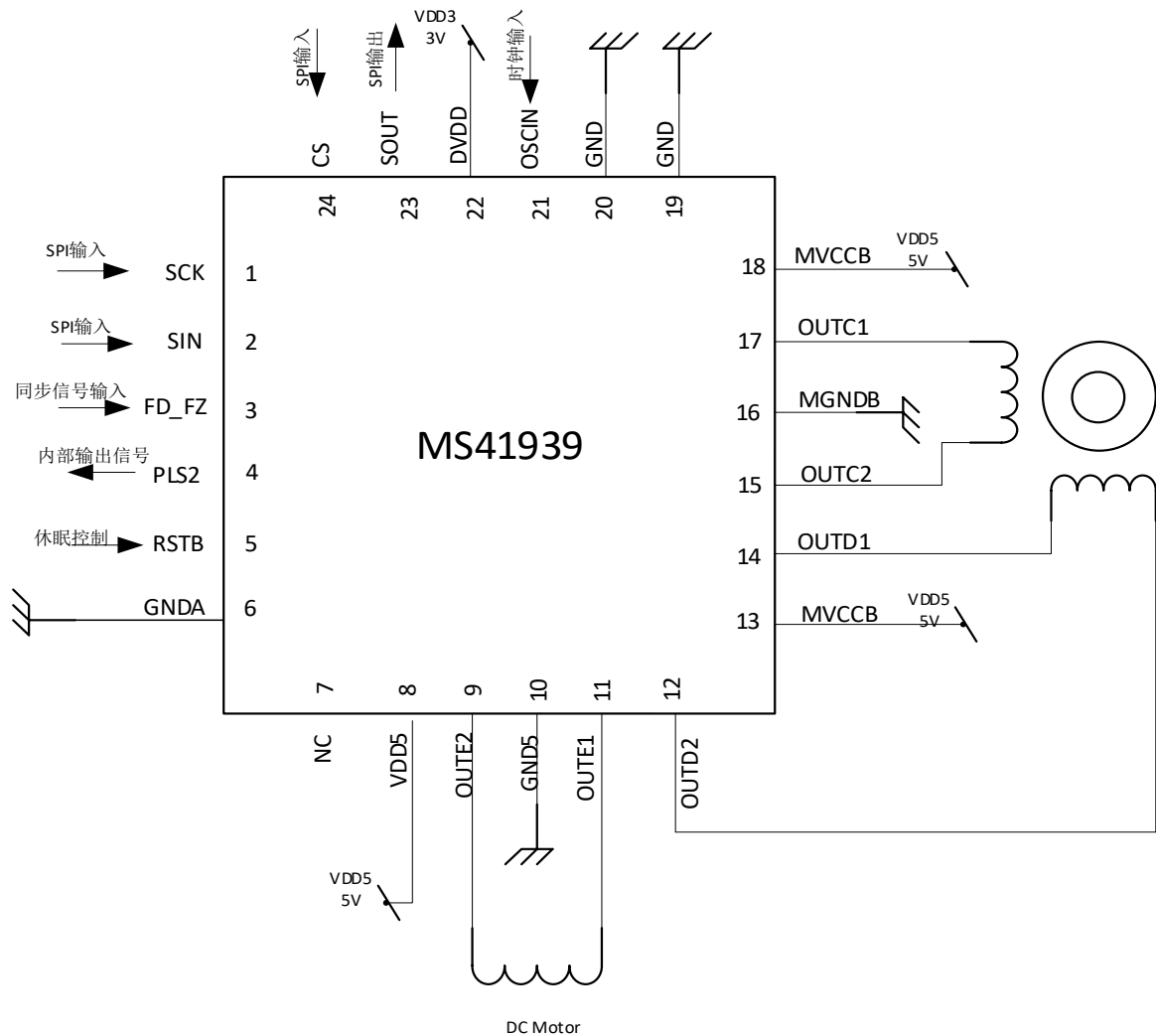
输出真值表如下：

2CH 寄存器输入	寄存器值			输出		
	SWICH	IN1	IN2	OUTE1	OUTE2	电机状态
0004h	1	0	0	Z	Z	滑行
0005h	1	0	1	L	H	反转
0006h	1	1	0	H	L	正转
0007h	1	1	1	L	L	刹车
Other	0	x	x	z	z	滑行

直流电机 SPI 模式下的延迟时间

由于 SPI 串行输入写寄存器，每次写 22 个数据，还有 3 个控制位，所以从写寄存器 2CH，到控制时间真正起作用的传输延迟约为 $t_{sclk} \times 25$ ，如写数据串行时钟采用 0.5MHz，则数字延迟时间为 $25 \times 1 / 0.5M = 50\mu s$ ，此时 H 桥最大输出频率 10kHz。

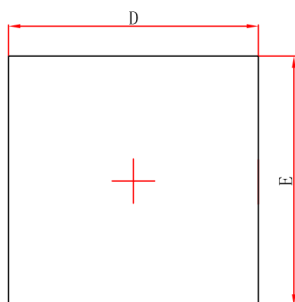
典型应用电路图



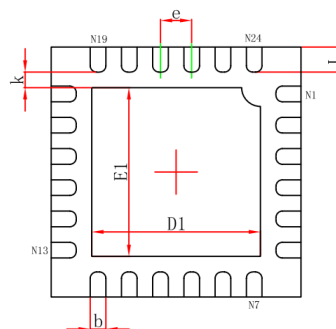
1. MS41939 具有背部散热片，大功率应用时最好接地。
2. OSCIN 管脚(pin21)可以是有源晶振提供，也连接到系统中的其他芯片（如 MCU）的无源晶振的输出端，或者是其他芯片的时钟输出端。

封装外形图

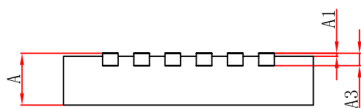
QFN24



Top View



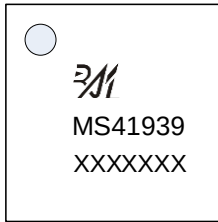
Bottom View



符号	尺寸（毫米）		尺寸（英寸）	
	最小	最大	最小	最大
A	0.700/0.800	0.800/0.900	0.028/0.031	0.031/0.035
A1	0.000	0.050	0.000	0.002
A3	0.203REF		0.008REF	
D	3.900	4.100	0.154	0.161
E	3.900	4.100	0.154	0.161
D1	2.600	2.800	0.102	0.110
E1	2.600	2.800	0.102	0.110
k	0.200MIN		0.008MIN	
b	0.180	0.300	0.007	0.012
e	0.500TYP		0.020TYP	
L	0.300	0.500	0.012	0.020

印章与包装规范

1. 印章内容介绍



产品型号：MS41939

生产批号：XXXXXXX

2. 印章规范要求

采用激光打印，整体居中且采用 Arial 字体。

3. 包装规范说明

型号	封装形式	只/卷	卷/盒	只/盒	盒/箱	只/箱
MS41939	QFN24	4000	1	4000	8	32000

声明

- 瑞盟保留说明书的更改权，恕不另行通知！客户在下单前应获取最新版本资料，并验证相关信息是否完整。
- 在使用瑞盟产品进行系统设计和整机制造时，买方有责任遵守安全标准并采取相应的安全措施，以避免潜在失败风险可能造成的人身伤害或财产损失！
- 产品提升永无止境，本公司将竭诚为客户提供更优秀的产品！



MOS 电路操作注意事项

静电在很多地方都会产生，采取下面的预防措施，可以有效防止 MOS 电路由于受静电放电的影响而引起的损坏：

- 1、操作人员要通过防静电腕带接地。
- 2、设备外壳必须接地。
- 3、装配过程中使用的工具必须接地。
- 4、必须采用导体包装或抗静电材料包装或运输。



+86-571-89966911



杭州市滨江区伟业路 1 号
高新软件园 9 号楼 701 室



[http:// www.relmon.com](http://www.relmon.com)